

(12) **EUROPÄISCHE PATENTANMELDUNG**

(21) Anmeldenummer: 89202581.8

(51) Int. Cl.⁵: H03G 3/10 , H03G 1/00

(22) Anmeldetag: 13.10.89

(30) Priorität: 19.10.88 DE 3835499

(43) Veröffentlichungstag der Anmeldung:
25.04.90 Patentblatt 90/17

(84) Benannte Vertragsstaaten:
DE FR GB IT

(71) Anmelder: Philips Patentverwaltung GmbH
Wendenstrasse 35 Postfach 10 51 49
D-2000 Hamburg 1(DE)

(84) DE

Anmelder: N.V. Philips' Gloeilampenfabrieken
Groenewoudseweg 1
NL-5621 BA Eindhoven(NL)

(84) FR GB IT

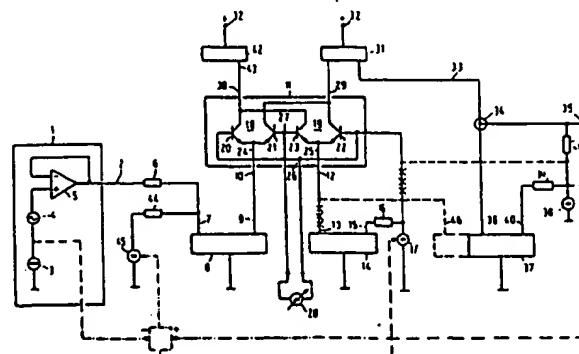
(72) Erfinder: Ragosch, Ernst Peter
Fromestrasse 33
D-2000 Hamburg 61(DE)
Erfinder: Schwarz, Henning
Cronsberg 18
D-2057 Reinbek(DE)

(74) Vertreter: Peters, Carl Heinrich, Dipl.-Ing. et al
Philips Patentverwaltung GmbH
Wendenstrasse 35 Postfach 10 51 49
D-2000 Hamburg 1(DE)

(54) Schaltungsanordnung zum Einstellen der Amplitude eines Signals.

(57) Bei einer Schaltungsanordnung zum Einstellen der Amplitude eines Signals, mit zwei Transistor-Differenzverstärkern, von denen dem einen über seine Hauptstrompfadzuleitung das Signal und dem anderen ein dem Gleichanteil des Signals entsprechender Speisegleichstrom zuführbar, die Amplitude des Signals durch eine an die über Kreuz gekoppelten Steueranschlüsse der Differenzverstärker angelegte Steuerspannung einstellbar und das in seiner Amplitude eingestellte Signal an zwei miteinander über Kreuz komplementär zu den Steueranschlüssen verbundenen Hauptstrompfadausgängen abnehmbar ist, wird eine Speisung durch kleine Versorgungsspannungen und zugleich die Verarbeitung hoher Amplituden des einzustellenden bzw. des eingestellten Signals ermöglicht durch eine Stromsummenschaltung, durch die vom in der Amplitude eingestellten Signal ein dem Speisegleichstrom entsprechender Ausgangsgleichstrom abziehbar ist, je eine Strom-

spiegelanordnung zum Zuführen des Signals, des Speisegleichstroms und des Ausgangsgleichstroms an die Differenzverstärker bzw. die Stromsummenschaltung, und Spannungsquellen, aus denen das Signal, der Speisegleichstrom und der Ausgangsgleichstrom ableitbar sind.



Schaltungsanordnung zum Einstellen der Amplitude eines Signals

Die Erfindung bezieht sich auf eine Schaltungsanordnung zum Einstellen der Amplitude eines Signals, mit zwei Transistor-Differenzverstärkern, von denen dem einen über seine Hauptstrompfadzuleitung das Signal und dem anderen ein dem Gleichanteil des Signals entsprechender Speisegleichstrom zuführbar, die Amplitude des Signals durch eine an die über Kreuz gekoppelten Steueranschlüsse der Differenzverstärker angelegte Steuerungsspannung einstellbar und das in seiner Amplitude eingestellte Signal an zwei miteinander über Kreuz komplementär zu den Steueranschlüssen verbundenen Hauptstrompfadausgängen abnehmbar ist.

Eine derartige Schaltungsanordnung ist aus der DE-PS 33 31 200 bekannt. Sie wird dort in einem elektronischen Potentiometer eingesetzt zum Einstellen der Amplitude des Signals in Abhängigkeit von einer Stellbzw. Steuerungsspannung. Das Signal wird dabei den miteinander verbundenen Emittern eines Differenzverstärkers als Signaleingang zugeführt, und das in seiner Amplitude eingestellte Signal wird an zwei miteinander über Kreuz gekoppelten Kollektoranschlüssen je eines Transistors der Differenzverstärker abgeführt. Die gekoppelten Kollektoranschlüsse sind über einen Arbeitswiderstand weiterhin mit einem Anschluß einer Spannungsquelle verbunden, die eine gegenüber dem Massepotential positive Versorgungsspannung liefert. Das in seiner Amplitude eingestellte Signal wird somit in Form einer über dem Arbeitswiderstand abfallenden Spannung abgegeben.

Bei der bekannten Schaltungsanordnung sind somit die Spannung des in seiner Amplitude eingestellten Signals, die über den Differenzverstärkern abfallenden Spannungen sowie die Spannung des zugeführten, d.h. in seiner Amplitude einzustellenden Signals zwischen dem positiven Anschluß der Spannungsquelle und Masse angeordnet, d.h. die Versorgungsspannung ist mindestens so groß zu wählen wie die Summe der genannten drei Spannungen.

Die Erfindung hat die Aufgabe, eine Schaltungsanordnung der eingangs genannten Art für eine Speisung durch kleine Versorgungsspannungen zu schaffen, womit jedoch zugleich hohe Amplituden des einzustellenden bzw. des eingestellten Signals verarbeitet werden können.

Die Aufgabe wird erfindungsgemäß gelöst durch eine Stromsummenschaltung, durch die vom in der Amplitude eingestellten Signal ein dem Speisegleichstrom entsprechender Ausgangsgleichstrom abziehbar ist, je eine Stromspiegelanordnung zum Zuführen des Signals, des Speisegleichstroms und des Ausgangsgleichstroms an die Differenzverstärker bzw. die Stromsummenschaltung, und

Spannungsquellen, aus denen das Signal, der Speisegleichstrom und der Ausgangsgleichstrom ableitbar sind.

Bei der erfindungsgemäßen Schaltungsanordnung wird in vorteilhafter Weise die Spannungsaussteuerung der bekannten Schaltungsanordnung durch eine Stromaussteuerung ersetzt. Dadurch werden Spannungen in der Schaltungsanordnung weitestgehend vermieden, die zu einer Einengung des Aussteuerungsbereichs der Amplitude des Signals gegenüber der Versorgungsspannung führen. Diese kann daher auf ein Maß reduziert werden, das nur wenig größer ist als die größte Amplitude des Signals. Durch die erfindungsgemäßen Maßnahmen wird jedoch zusätzlich ein sehr konstanter Gleichspannungspegel am Ausgang, d.h. in dem in seiner Amplitude eingestellten Signal, erreicht, da die Stromspeisung der zu einer Multiplizieranordnung verkoppelten Transistor-Differenzverstärker gerade zu einer internen Kompensation der Gleichstromanteile in der Schaltungsanordnung führt. Für eine verzerrungsfreie Aussteuerung mit großen Signalamplituden ist es ferner wichtig, daß das Gleichspannungspotential am Ausgang, d.h. in dem in seiner Amplitude eingestellten Signal, unabhängig von der Signalamplitude konstant bleibt. Dies wird durch die Ableitung der der Multiplizieranordnung zugeführten Ströme aus Spannungsquellen erreicht.

Eine weitere Symmetrisierung der Schaltungsanordnung und damit eine Verbesserung der Konstanz des Gleichspannungspotentials in dem in seiner Amplitude eingestellten Signal wird erreicht durch eine weitere Stromspiegelanordnung zum Übertragen des Signals von den Differenzverstärkern auf die Stromsummenschaltung, und vorzugsweise weiterhin durch eine zusätzliche Stromspiegelanordnung, die mit den beiden übrigen, miteinander verbundenen Hauptstrompfadausgängen gekoppelt ist. Die weitere Stromspiegelanordnung zum Übertragen des Signals ermöglicht dabei insbesondere ein präzises Übertragen des Signals trotz geringer Spannungsdifferenz zwischen den Hauptstrompfadausgängen der Differenzverstärker und dem sie speisenden Anschluß der Versorgungsspannungsquelle, während die zusätzliche Stromspiegelanordnung für eine Symmetrisierung der Spannung auch auf den beiden übrigen Hauptstrompfadausgängen sorgt.

In einer Weiterbildung enthält die erfindungsgemäße Schaltungsanordnung eine Zusatzspannungsquelle, aus der ein Zusatzgleichstrom ableitbar ist, der dem Signal zum Einstellen seines Gleichanteils überlagerbar ist. Vorzugsweise kann dadurch der insgesamt dem Wechselstromanteil

des Signals überlagerte Gleichstrom so eingestellt werden, daß er dem Speisegleichstrom und damit dem Ausgangsgleichstrom entspricht. Dadurch wird eine noch bessere Kompensation der Gleichstromanteile in der Schaltungsanordnung erreicht.

Vorzugsweise ist von der Spannungsquelle, aus der der Ausgangsgleichstrom ableitbar ist, weiter eine Ausgangsgleichspannung zum Einstellen des Potentials des in seiner Amplitude eingestellten Signals lieferbar. Durch die doppelte Ausnutzung der Spannungsquelle wird der Schaltungsaufbau vereinfacht und werden Fehlermöglichkeiten durch Fertigungstoleranzen verringert.

Bevorzugt sind ferner der Speisegleichstrom und der Ausgangsgleichstrom aus einer gemeinsamen Spannungsquelle über eine gemeinsame Stromspiegelanordnung ableitbar. Auch diese Maßnahme dient der Einsparung von Bauteilen und dem Eliminieren des Einflusses von Fertigungstoleranzen. Insbesondere wird dafür eine Stromspiegelanordnung mit einem Eingangs- und mehreren Ausgangszweigen eingesetzt. Außerdem kann dabei die Vereinfachung erzielt werden, daß aus der gemeinsamen Spannungsquelle auch eine Gleichvorspannung für die Steuerspannung der Transistor-Differenzverstärker abgeleitet wird.

Die Figur zeigt ein Ausführungsbeispiel, in dem ein in seiner Amplitude einzustellendes Signal am Ausgang 2 einer Signalquelle 1 zur Verfügung steht. Für den inneren Aufbau der Signalquelle 1 ist vereinfachend ein Ersatzschaltbild dargestellt, das eine Gleichspannungsquelle 3 für den Gleichanteil des Signals, eine Wechselspannungsquelle 4 für den Wechselanteil des Signals sowie einen Trennverstärker 5 umfaßt, durch den die Summe der Spannungen von der Gleich- und der Wechselspannungsquelle 3 bzw. 4 am Ausgang 2 niederohmig verfügbar ist. Über einen Vorwiderstand 6 treibt die Signalspannung am Ausgang 2 einen Signalstrom im Eingangszweig 7 eines Signalstromspiegels 8.

Der gegen Masse geschaltete Signalstromspiegel 8 ist mit seinem Ausgangszweig 9 mit einem Signaleingang 10 einer Multiplizieranordnung 11 verbunden und speist darüber den Signalstrom ein. Über einen Speisegleichstromeingang 12 wird der Multiplizieranordnung 11 ferner ein Speisegleichstrom zugeführt, der dem Gleichanteil des Signalstroms, d.h. dem durch die Gleichspannungsquelle 3 hervorgerufenen Stromanteil, am Signaleingang 10 entspricht. Der Speisegleichstrom wird dem Speisegleichstromeingang 12 über den Ausgangszweig 13 eines Speisestromspiegels 14 zugeführt, dessen Eingangszweig 15 zum Ableiten des Speisegleichstroms über einen Widerstand 16 mit einer Spannungsquelle 17 verbunden ist. Auch der Speisestromspiegel 14 ist gegen Masse geschaltet.

Die Multiplizieranordnung 11 besteht aus zwei

Transistor-Differenzverstärkern 18 und 19 aus je zwei Transistoren 20, 21 bzw. 22, 23, die mit ihren Hauptstrompfadanschlüssen - im vorliegenden Fall Emitteranschlüsse der bipolar aufgebauten Transistoren - je Differenzverstärker 18 bzw. 19 paarweise verbunden sind. Diese paarweise Verbindung der Emitteranschlüsse der Transistoren 20 und 21 bzw. 22 und 23 bildet eine Hauptstrompfadzuleitung 24 bzw. 25 für den zugehörigen Differenzverstärker. Ferner sind die ersten und die zweiten Transistoren 20, 22 bzw. 21, 23 der beiden Differenzverstärker 18, 19 jeweils über ihre Steueranschlüsse - hier die Basisanschlüsse der bipolaren Transistoren - gekoppelt. Zwischen den Kopplungspunkten 26 bzw. 27 der Steueranschlüsse ist eine Steuerspannungsquelle 28 angeschlossen, die als Steuerspannung eine veränderbare Gleichspannung liefert.

Der erste Transistor 20 bzw. 22 eines der Differenzverstärker 18 bzw. 19 ist mit dem zweiten Transistor 21 bzw. 23 des jeweils anderen Differenzverstärkers 19 bzw. 18 über zweite Hauptstrompfadanschlüsse - hier die Kollektoranschlüsse der bipolaren Transistoren - über Kreuz miteinander verbunden. Diese Verbindung ist also komplementär zu derjenigen der Steueranschlüsse der Transistoren 20 bis 23 ausgeführt; d.h. Steueranschluß und zweiter Hauptstrompfadanschluß jedes der Transistoren 20 bis 23 sind mit unterschiedlichen Transistoren des jeweils anderen Differenzverstärkers 18 bzw. 19 verbunden.

An den zweiten Hauptstrompfadanschlüssen der Transistoren 20 bis 23 treten dem in seiner Amplitude eingestellten Signal entsprechende Ströme auf. Diese daher auch als Hauptstrompfadausgänge bezeichneten Anschlüsse bilden mit ihren beschriebenen Verbindungen Signalausgänge 29 bzw. 30. Vom ersten Signalausgang 29 wird das Signal über eine weitere Stromspiegelanordnung 31, die gegen einen positiven Anschluß 32 einer Spannungsquelle geschaltet ist, und eine Leitung 33 auf eine Stromsummenschaltung 34 übertragen. Diese ist ferner mit einem Ausgang 35 für das in seiner Amplitude eingestellte Signal und einem Ausgangszweig 36 eines gegen Masse geschalteten Ausgangsstromspiegels 37 verbunden. Im Ausgangszweig 36 fließt ein Ausgangsgleichstrom, der aus einer Ausgangsgleichspannungsquelle 38 über einen Widerstand 39 und den Eingangszweig 40 des Ausgangsstromspiegels 37 abgeleitet wird. Die Ausgangsgleichspannungsquelle 38 liefert außerdem über einen weiteren Widerstand 41 eine Gleichvorspannung an den Ausgang 35, die dort als Gleichspannungsanteil des in seiner Amplitude eingestellten Signals auftritt. In der Stromsummenschaltung 34 wird der Ausgangsgleichstrom im Ausgangszweig 36 von dem in seiner Amplitude eingestellten Signal auf der Leitung 33 abgezogen,

das hier noch einen Gleichstromanteil enthält. Die Anordnung ist derart dimensioniert, daß der Ausgangsgleichstrom im Ausgangszweig 36 dem Speisegleichstrom am Speisegleichstromeingang 12 der Multiplizieranordnung 11 entspricht, wodurch sich die Gleichstromanteile der Ströme an der Stromsummenschal tung 34 gerade aufheben und nur ein reiner Wechselstromanteil von der Stromsummenschal tung 34 an den Ausgang 35 geliefert wird.

Der zweite Signalausgang 30 der Multiplizieranordnung 11 ist ebenfalls mit dem positiven Anschluß 32 der Spannungsquelle, die die Versorgungsspannung liefert (Versorgungsspannungsquelle) verbunden, und zwar über eine zusätzliche Stromspiegelanordnung 42. Diese weist lediglich einen Eingangszweig 43 auf, und dient zur Erzeugung einer Spannungsdifferenz zwischen dem positiven Anschluß 32 der Spannungsquelle und dem zweiten Signalausgang 30, die mit der Spannungsdifferenz zwischen dem positiven Anschluß 32 und dem ersten Signalausgang 29 übereinstimmt. An der Multiplizieranordnung 11 stellen sich dann symmetrische Potentialverhältnisse ein. Die zusätzliche Stromspiegelanordnung 42 stimmt in ihrem Aufbau mit dem Eingangszweig der weiteren Stromspiegelanordnung 31 überein und besteht im einfachsten Fall aus einer Diode oder einem als Diode geschalteten Transistor.

Der Eingangszweig 7 des Signalstromspiegels 8 ist weiterhin über einen Zusatzwiderstand 44 mit einer Zusatzspannungsquelle 45 verbunden, aus der ein Zusatzgleichstrom ableitbar und über den Zusatzwiderstand 44 in den Eingangszweig 7 des Signalstromspiegels 8 einzuspeisen ist. Dieser Zusatzgleichstrom wird somit dem Signal zum Einstellen seines Gleichanteils, wie er im Ausgangszweig 9 des Signalstromspiegels 8 auftritt und dem Signaleingang 10 der Multiplizieranordnung 11 zugeführt wird, überlagert. Demgemäß werden die Zusatzspannungsquelle 45 und der Zusatzwiderstand 44 derart dimensioniert, daß durch den Zusatzgleichstrom gerade eine Kompensation des Gleichanteils des Stromes im Ausgangszweig 9 mit dem Ausgangsgleichstrom im Ausgangszweig 36 vorliegt, so daß eine optimale Wahl des Arbeitspunktes des Differenzverstärkers 18 erreicht wird. Diese Einstellung der Zusatzspannungsquelle kann fest vorgegeben sein, jedoch ist auch eine Regelung in der durch strichpunktierte Linien angedeuteten Weise möglich, bei der die Zusatzspannungsquelle nach der Differenz der Ausgangsgleichspannung von der Ausgangsgleichspannungsquelle 38 und dem Gleichanteil des Signals von der Gleichspannungsquelle 3 der Signalquelle 1 eingestellt wird. Außerdem ist eine Beeinflussung der Spannungsquelle 17 zur Einstellung und weiteren Opti-

mierung des Arbeitspunktes der Multiplizieranordnung 11 möglich.

In einer Abwandlung des Ausführungsbeispiels gemäß der Figur wird der Speisegleichstrom am Speisegleichstromeingang 12 unmittelbar aus dem Ausgangsstromspiegel 37 abgeleitet, der dazu in der in gestrichelter Weise dargestellten Art erweitert ist. Er weist dann einen weiteren Ausgangszweig 46 auf, der gemeinsam mit dem Ausgangszweig 36 durch den Strom im Eingangszweig 40 gesteuert wird und der unmittelbar mit dem Speisegleichstromeingang 12 verbunden ist. In diesem Fall wird außerdem die Ausgangsgleichspannung von der Ausgangsgleichspannungsquelle 38 unmittelbar dem Kopplungspunkt 26 der Steueranschlüsse der ersten Transistoren 20, 22 zugeführt. Die durchgekreuzten Leitungen sind in diesem Fall aufgetrennt, so daß der Speisestromspiegel 14, der Widerstand 16 und die Spannungsquelle 17 entfallen können. Der Ausgangsstromspiegel 37 stellt dann für den Speisegleichstrom und den Ausgangsgleichstrom eine gemeinsame Stromspiegelanordnung dar, über die diese Ströme aus der als gemeinsame Spannungsquelle wirkenden Ausgangsgleichspannungsquelle 38 abgeleitet werden.

Bei der Schaltungsanordnung nach dem vorliegenden Ausführungsbeispiel sind die Signalquelle 1, die Multiplizieranordnung 11, die Stromsummenschal tung 34 und mit dem Ausgang 35 weiter verbundene nicht dargestellte Anordnungen zur Signalverarbeitung bezüglich des Signalflusses in Kettenschaltung und bezüglich der Versorgungsspannungsquelle parallelgeschaltet. Damit wird der Betrieb bei niedriger Versorgungsspannung möglich. Durch die sehr konstante Ausgangsgleichspannung, auf die das Potential des in seiner Amplitude eingestellten Signals eingestellt ist, können auch Signale großer Amplitude verzerrungsfrei verarbeitet werden.

Ansprüche

1. Schaltungsanordnung zum Einstellen der Amplitude eines Signals, mit zwei Transistor-Differenzverstärkern (18, 19), von denen dem einen (18) über seine Hauptstrompfadzuleitung (24) das Signal und dem anderen (19) ein dem Gleichanteil des Signals entsprechender Speisegleichstrom zugeführbar, die Amplitude des Signals durch eine an die gekoppelten Steueranschlüsse (26, 27) der Differenzverstärker (18, 19) angelegte Steuerspannung (von 28) einstellbar und das in seiner Amplitude eingestellte Signal an zwei miteinander über Kreuz komplementär zu den Steueranschlüssen verbundenen (an 29) Hauptstrompfadausgängen abnehmbar ist, gekennzeichnet durch
- eine Stromsummenschal tung (34), durch die vom

in der Amplitude eingestellten Signal (auf 33) ein dem Speisegleichstrom entsprechender Ausgangsgleichstrom (auf 36) abziehbar ist,

- je eine Stromspiegelanordnung (8, 14, 37) zum Zuführen des Signals, des Speisegleichstroms und des Ausgangsgleichstroms an die Differenzverstärker (18, 19) bzw. die Stromsummenschaltung (34), und
- Spannungsquellen (1, 17, 38), aus denen das Signal, der Speisegleichstrom und der Ausgangsgleichstrom ableitbar sind.

2. Schaltungsanordnung nach Anspruch 1, gekennzeichnet durch eine weitere Stromspiegelanordnung (31) zum Übertragen des Signals von den Differenzverstärkern (18, 19) auf die Stromsummenschaltung (34).

3. Schaltungsanordnung nach Anspruch 2, gekennzeichnet durch eine zusätzliche Stromspiegelanordnung (42), die mit den beiden übrigen, miteinander verbundenen Hauptstrompfadausgängen (an 30) gekoppelt ist.

4. Schaltungsanordnung nach Anspruch 1, 2 oder 3, gekennzeichnet durch eine Zusatzspannungsquelle (45), aus deren Zusatzgleichstrom ableitbar ist, der dem Signal zum Einstellen seines Gleichanteils überlagerbar ist (an 7).

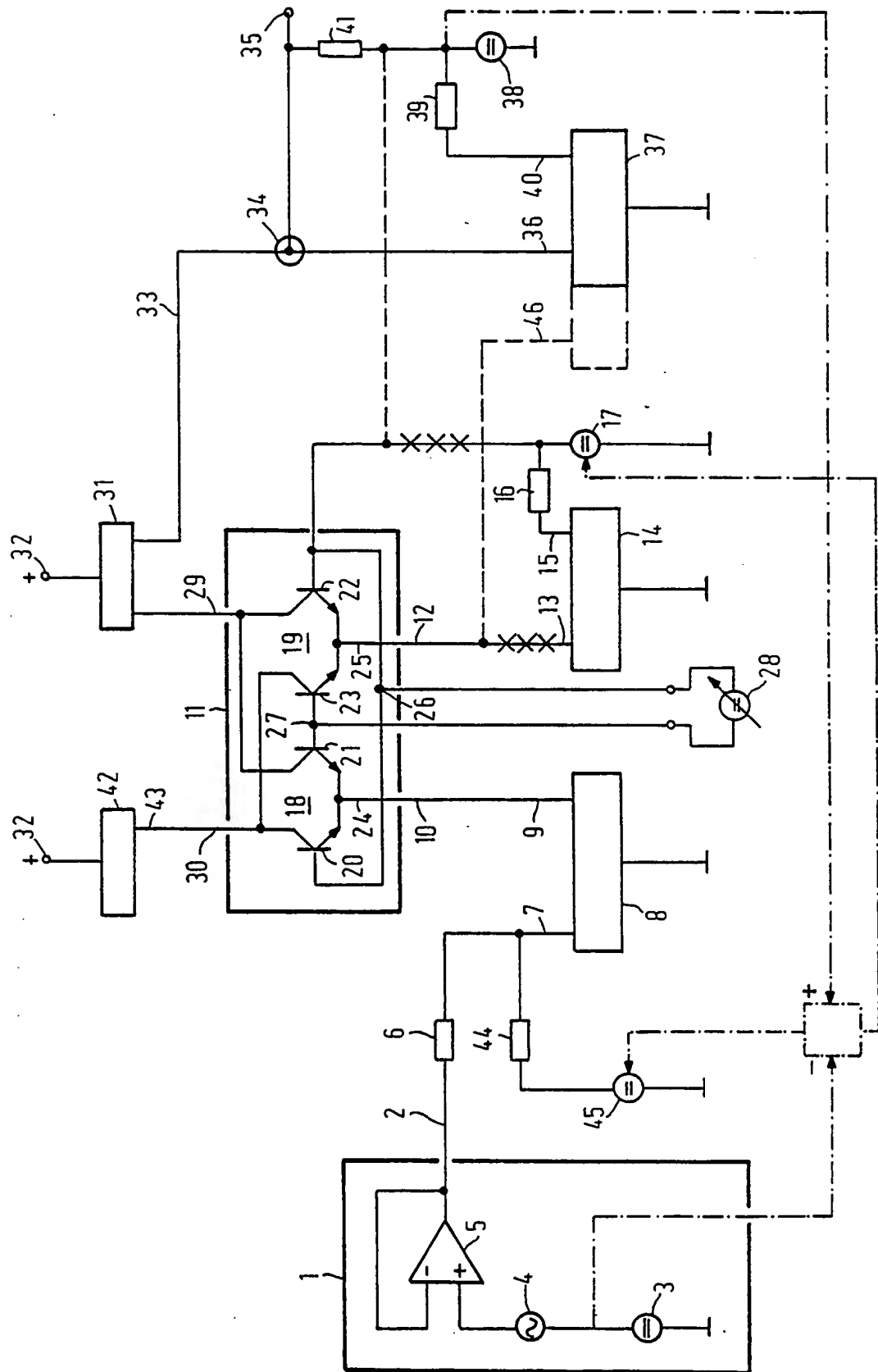
5. Schaltungsanordnung nach Anspruch 1, 2, 3 oder 4, dadurch gekennzeichnet, daß von der Spannungsquelle (38), aus der der Ausgangsgleichstrom ableitbar ist, weiter eine Ausgangsgleichspannung zum Einstellen des Potentials des in seiner Amplitude eingestellten Signals lieferbar ist (über 41).

6. Schaltungsanordnung nach Anspruch 1, 2, 3, 4 oder 5, dadurch gekennzeichnet, daß der Speisegleichstrom (an 12) und der Ausgangsgleichstrom (an 36) aus einer gemeinsamen Spannungsquelle (38) über eine gemeinsame Stromspiegelanordnung (37) ableitbar sind.

45

50

55





Europäisches Patentamt
European Patent Office
Office européen des brevets



Veröffentlichungsnummer: **0 365 085 A3**

(12)

EUROPÄISCHE PATENTANMELDUNG

(21) Anmeldenummer: 89202581.8

(51) Int. Cl.⁵: H03G 3/10, H03G 1/00

(22) Anmeldetag: 13.10.89

(30) Priorität: 19.10.88 DE 3835499

(43) Veröffentlichungstag der Anmeldung:
25.04.90 Patentblatt 90/17

(84) Benannte Vertragsstaaten:
DE FR GB IT

(68) Veröffentlichungstag des später veröffentlichten
Recherchenberichts: 24.07.91 Patentblatt 91/30

(71) Anmelder: Philips Patentverwaltung GmbH
Wendenstrasse 35 Postfach 10 51 49
W-2000 Hamburg 1(DE)

(84) DE

Anmelder: N.V. Philips' Gloeilampenfabrieken
Groenewoudseweg 1

NL-5621 BA Eindhoven(NL)

(84) FR GB IT

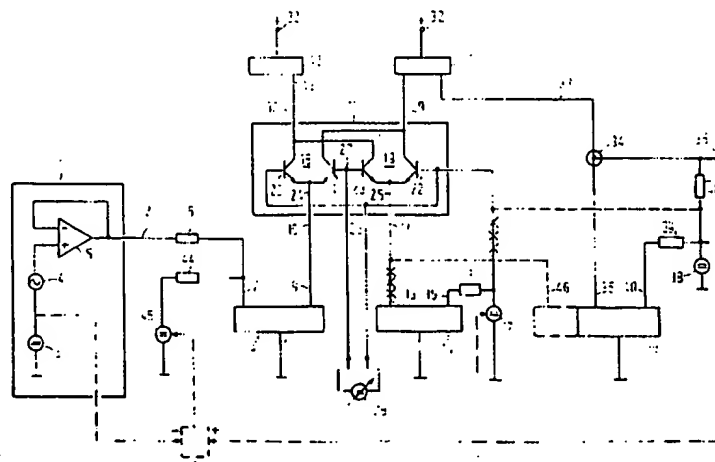
(72) Erfinder: Ragosch, Ernst Peter
Fromestrasse 33
W-2000 Hamburg 61(DE)
Erfinder: Schwarz, Henning
Cronsberg 18
W-2057 Reinbek(DE)

(74) Vertreter: Peters, Carl Heinrich, Dipl.-Ing. et al
Philips Patentverwaltung GmbH
Wendenstrasse 35 Postfach 10 51 49
W-2000 Hamburg 1(DE)

(54) Schaltungsanordnung zum Einstellen der Amplitude eines Signals.

(57) Eine Schaltungsanordnung zum Einstellen der Amplitude eines Signals (2) benutzt einen Multiplizierer (11) mit zwei kreuzgekoppelten Differenzverstärkern (18, 19), die durch eine Steuerspannung (28) kontrolliert werden. Das Signal (2) liegt am Eingang eines Stromspiegels (8), dessen Ausgang den Differenzverstärker (18) speist. Der zweite Differenzverstärker (19) wird von einem weiteren Strom-

spiegel (14) gespeist, der mit einer Spannungsquelle (17) verbunden ist. Der Ausgang des zweiten Differenzverstärkers ist mit einer Stromsummenschaltung (34) über einen weiteren Stromspiegel (31) verbunden, so dass das Gleichspannungspotential am Ausgang unabhängig von der Signalamplitude bleibt. Die Schaltungsanordnung ist für niedrige Speisespannungen geeignet.



EP 0 365 085 A3



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung

EP 89 20 2581

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int. Cl.5)
A	EP-A-0 025 977 (TOKYO SHIBAURA DENKI K.K.) * Figur 1; Zusammenfassung * - - -	1	H 03 G 3/10 H 03 G 1/00
A	GB-A-2 008 875 (TOKO K.K.) * Figur 2; Seite 3, Zeilen 14-44 * - - -	1,2	
A	US-A-4 682 059 (C. GARCIA) * Figur 3; Zusammenfassung * - - -	1,2	
A	ELECTRONIC ENGINEERING, Band 54, Nr. 662, Februar 1982, Seiten 29-30, London, GB; R. BARKER et al.: "Novel operation of an operational transconductance amplifier" * Insgesamt * - - -	1,2	
A	FR-A-2 514 214 (SONY) - - - - -		
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort		Abschlußdatum der Recherche	Prüfer
Den Haag		22 April 91	LAMBLEY S.J.
<div><div>KATEGORIE DER GENANNTEN DOKUMENTE X: von besonderer Bedeutung allein betrachtet Y: von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A: technologischer Hintergrund O: mündliche Offenbarung P: Zwischenliteratur T: der Erfindung zugrunde liegende Theorien oder Grundsätze</div><div>E: älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D: In der Anmeldung angeführtes Dokument L: aus anderen Gründen angeführtes Dokument ----- &: Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument</div></div>			